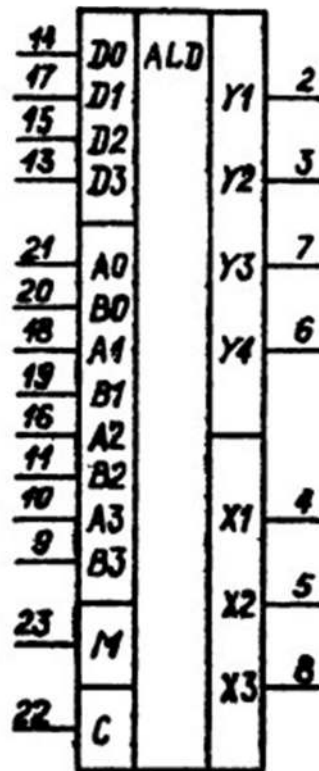


Микросхема К500ИП181

К500ИП181

Микросхема представляет собой арифметико-логическое устройство на 16 операций с двумя четырехбитовыми словами. Содержит 504 интегральных элемента. Корпус типа 239.24-2, масса не более 4 г.

Назначение выводов: 1, 24 — общие; 2, 3, 6, 7 — выходы; 4, 5, 8 — выходы переноса; 9, 10, 11, 16, 18, 19, 20, 21 — входы информации; 13, 14, 15, 17, 23 — входы управления режимом работы; 12 — напряжение питания; 22 — вход переноса.



Условное графическое обозначение К500ИП181

Электрические параметры

Номинальное напряжение питания	$-5,2 \text{ В} \pm 5\%$
Выходное напряжение низкого уровня	$\leq -1,63 \text{ В}$
Выходное напряжение высокого уровня	$\geq -0,98 \text{ В}$
Входной ток низкого уровня	$\leq 0,5 \text{ мкА}$
Входной ток высокого уровня:	
по выводам 9, 11, 19, 20	$\leq 0,245 \text{ мА}$
по выводам 10, 16, 18, 21	$\leq 0,22 \text{ мА}$
по выводам 13, 23	$\leq 0,2 \text{ мА}$
по выводу 22	$\leq 0,29 \text{ мА}$
по выводам 14, 15, 17	$\leq 0,265 \text{ мА}$
Ток потребления	$\leq 145 \text{ мА}$
Потребляемая мощность	$\leq 755 \text{ мВт}$
Время задержки распространения при включении (выключении) по выводам:	
от 22 до 5	1...5,5 нс
от 22 до 3; от 18 до 4; от 21 до 8; от 18 до 5 ..	1...7 нс
от 10 до 4; от 16 до 5	1...7,5 нс
от 19 до 4; от 11 до 8; от 19 до 5; от 17 до 8 ..	1...8 нс
от 11 до 4, 5	1...8,5 нс
от 14 до 4, 5	1...9 нс
от 18 до 3; от 16 до 6; от 23 до 3	1...10 нс
от 19 до 3; от 11 до 6	1...11 нс