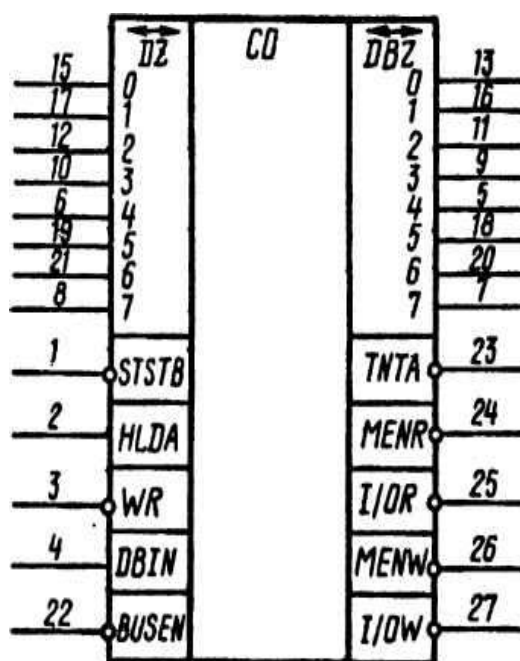


КМ580ВК28, КР580ВК28

Микросхемы представляют собой системный контроллер и шинный формирователь. Применяются для формирования управляющих сигналов и как буферный регистр данных. Системный контроль состоит из двунаправленной буферной схемы данных, регистра состояния и дешифратора управляющих сигналов, формирует управляющие сигналы по сигналам состояния микропроцессора и обеспечивает прием и передачу 8-разрядной информации между каналом данных микропроцессора по выводам D7...D0 и системным каналам по выводам DB7...DB0. Содержат 1141 интегральный элемент. Корпус типа 2121.28-4, масса не более 4 г.



Условное графическое обозначение КМ580ВК28, КР580ВК28

Назначение выводов: 1 - вход строба состояния \overline{STSTB} ; 2 - вход подтверждения захвата шин HLDA; 3 - вход готовности режима записи из ЦП \overline{WR} ; 4 - вход разрешения ввода данных из системы DBIN; 5 - вход (выход) к системе DB4; 6 - вход (выход) к ЦП D4; 7 - вход (выход) к системе D7; 8 - вход (выход) к ЦП D7; 9 - вход (выход) к системе DB3; 10 - вход (выход) к ЦП D3; 11 - вход (выход) к системе ЦП D2; 13 - вход (выход) к системе DB0; 14 - общий; 15 - вход (выход) к ЦП D0; 16 - вход (выход) к системе DB1; 17 - вход (выход) к ЦП D1; 18 - вход (выход) к системе DB5; 19 - вход (выход) к ЦП D5; 20 - вход (выход) к системе DB6; 21 - вход (выход) к ЦП D6; 22 - вход управления системной шиной \overline{BUSEN} ; 23 - выход подтверждения запроса прерывания \overline{INTA} ; 24 - выход чтения к памяти \overline{MEMR} ; 25 - выход чтения к УВВ $\overline{I/OR}$; 26 - выход записи к памяти \overline{MEMW} ; 27 - выход записи к УВВ (устройство ввода-вывода) $\overline{I/OW}$;

28 - напряжение питания.

Электрические параметры

Номинальное напряжение питания	5 В ± 10%
Выходное напряжение низкого уровня:	
- по выводам 6, 8, 10, 12, 17, 19, 21 при $I_{\text{ВЫХ}} = 2$ мА	≤ 0,45 В
- по остальным выводам при $I_{\text{ВЫХ}} = 10$ мА	≤ 0,45 В
Выходное напряжение высокого уровня:	
- по выводам 6, 8, 10, 12, 17, 19, 21 при $I_{\text{ВЫХ}} = -10$ мкА	≥ 3,6 В
- по остальным выводам при $I_{\text{ВЫХ}} = -1$ мкА	≥ 2,4 В
Прямое падение напряжения на антизвонном диоде	≤ -1 В
Ток потребления	≤ 190 мА
Входной ток низкого уровня:	
- по выводу 1	≤ 500 мкА
- по выводам 15, 17, 6, 19, 8	≤ 250 мкА
- по выводам 12, 21	≤ 750 мкА
- по остальным входам	≤ 250 мкА
Входной ток высокого уровня:	
- по выводам 13, 16, 11, 9, 5, 20, 7	≤ 20 мкА
- по остальным входам	≤ 100 мкА
Выходной ток в состоянии "выключено":	
- при $U_{\text{ВЫХ}} = 5,5$ В	≤ 100 мкА
- при $U_{\text{ВЫХ}} = 0,45$ В	≤ -00 мкА
Ток короткого замыкания	-15...-90 мА
Ток подтверждения прерывания	≤ 5 мА
Время задержки распространения:	
- управляющего сигнала относительно сигнала строба	20...60 нс
- управляющего сигнала относительно сигнала подтверждения захвата шин	≤ 25 нс
- управляющего сигнала относительно сигнала разрешения входа данных	≤ 30 нс
- сигналов управления относительно сигнала готовности режима записи	5...45 нс
- сигнала системной шины относительно шины МП	5...40 нс
- сигнала шины МП относительно сигнала системной шины	≤ 30 нс
- сигнала шины МП относительно сигнала разрешения ввода данных	≤ 45 нс
- сигнала системной шины относительно сигнала строба	≤ 30 нс
- сигнала системной шины относительно сигнала управления системной шиной	≤ 30 нс

Время установления:

- сигнала шины МП относительно сигнала строба ≥ 8 нс
- сигнала системной шины относительно сигнала подтверждения захвата шин ≥ 10 нс

Время сохранения:

- сигнала шины МП относительно сигнала строба ≥ 8 нс
- сигнала системной шины относительно сигнала подтверждения захвата шин ≥ 20 нс

Длительность импульса строба ≥ 25 нс

Емкость входная ≤ 12 пФ

Емкости выходная, входная/выходная при $f = 1$ МГц ≤ 15 пФ

Предельно допустимые режимы эксплуатации

Напряжение питания5,5 В

Напряжение на входах относительно земли-0,5...+ 7 В

Максимальный выходной ток100 мА

Температура окружающей среды-10...+70 °С